

SEMICONDUCTOR MEMORY DEVICEAbstract of the Disclosure:

メモリマツト毎に配置されたサブワードドライバを駆動する際、サブワード選択線に加わる負荷を軽減することにより、高速動作を可能にした半導体装置である。サブワード選択線を介して与えられるサブワード選択信号を受けて動作するサブワードドライバの駆動方式において、サブワード選択線をメモリマツトに応じて分割し、分割位置までのサブワード選択信号の極性と、各分割位置から各サブワードドライバまでの極性とを反転させる。反転されたサブワード選択信号は、メインワード信号と共に各サブワードドライバで演算され、サブワード駆動信号として出力される。サブワードドライバ側では、メインワード信号を反転するインバータ回路を複数のサブワードドライバに共通に設けることにより、回路構成を簡略化できる。